

班级

学号

姓名

迁西职教中心 学年第一学期期末考试

《电子技术基础》试卷（B）卷

（适用班级： ）

题号	一	二	三
得分			
阅卷人			

一、填空题（每题 2 分共 60 分）

- 1、门电路及由门电路组合的各种逻辑电路种类很多，应用广泛，但其中最基本的三种门电路是（ ）门、（ ）门和（ ）门。
- 2、数的表示方法，最常用的数制有（ ）进制数、（ ）进制数和（ ）进制数两种。
- 3、逻辑代数的变量称为（ ）
- 4、逻辑函数常用的化简方法有（ ）和（ ）。
- 5、当与门输入中有 0 时，其输出为（ ）
- 6、或门电路具有“有_____出_____，全_____出_____”的逻辑功能。
- 7、组合逻辑电路特点是该电路在任一时刻的输出状态取决于该时刻电路的（ ）信号，与信号作用前电路（ ）无关；时序逻辑电路在某一时刻的输出状态不仅与该时刻的（ ）有关，还和电路在此输入信号作用前的（ ）有关。
- 8、触发器具有（ ）个稳定状态，在输入信号消失后，它能保持（ ）不变。
- 9、在时钟脉冲的控制下，JK 触发器根据输入信号 J、K 的不同情况，具有（ ）、（ ）、（ ）和（ ）功能。
- 10、寄存器是一种用来暂时存放（ ）数码的数字逻辑部件，主要由（ ）构成。
- 11、寄存器存放数码的方式有（ ）和（ ）两种；从寄存器取出数码的方式有（ ）和（ ）两种。

二、选择题：（每题 3 分，共 30 分）

- 1、“与”门的逻辑功能是（ ）
A、全 1 出 0，有 0 出 1 B、全 0 出 1，有 1 出 0 C、全 1 出 1，有 0 出 0
- 2、将二进制 $(1110100)_2$ 转换成十进制数是（ ）。
A、116 B、114 C、113

3、（ ）是一种用来暂时存放一位二进制数码的数字逻辑部件

A、编码器 B、译码器 C、寄存器

4、JK 触发器不具备（ ）功能。

A、置 0 B、置 1 C、模拟

5、符合下列真值表 是（ ）门电路

A、“与” B、“或” C、“非”

A	B	P
0	0	0
1	1	1
1	0	1
0	1	1

6、移位寄存器具有存放数码的功能外，还具有（ ）的功能。

A、移位 B、编码 C、译码

7、下列中不是逻辑代数基本定律的是（ ）。

A、交换律 B、结合律 C、分配律

8、下列表达式中（ ）是不对的。

A、 $A \cdot 0=A$ B、 $A+0=A$ C、 $A \cdot 0=0$

9、符合“或”逻辑关系的表达式是（ ）

A、 $1+1=2$ B、 $1+1=1$ C、 $1+1=10$

10、移位寄存器分为（ ）和（ ）

A、单向移位寄存器 B、右移寄存器

C、左移寄存器 D、双向移位寄存器

三、证明：（每题 5 分，共 10 分）

$$A(\bar{A}+B)=AB$$

$$AB+A\bar{B}+\bar{A}B=A+B$$